

財團法人工業技術研究院 函

地址：310401新竹縣竹東鎮中興路4段195
號

承辦人：邱秀雲

電 話：03-5914778

傳 真：03-5820029

電子信箱：HarrietChiu@itri.org.tw

受文者：國立中央大學

發文日期：中華民國112年02月13日

發文字號：工研電字第1120001201號

速別：普通件

密等及解密條件或保密期限：

附件：2023 VLSI TSA eDM (1120001201A27_ATTACH1.pdf)

主旨：檢送2023 International VLSI Symposium on
Technology, Systems and Applications (國際超大型積
體電路技術、系統暨應用研討會) 活動文宣，請惠予公布
並轉知相關人員踴躍報名。

說明：

- 一、本屆研討會邀請到國際知名專家、學者，分享國際最新半
導體技術發展趨勢，竭誠歡迎產官學研專家一同參與交
流、分享並蒞臨指教，檢附研討會海報，請查照轉知。
- 二、大師專題演講 (一) Plenary Session 1、John
Martinis, Professor, UC Santa Barbara 2、Robert
Munoz, Principal Engineer, Intel 3、Olivier
Faynot, Head of Silicon Component Division, CEA-
Leti 4、王鈺強, AI研究總監, NVIDIA 5、Ken
Takeuchi, Professor, The University of Tokyo 6、
Shih-Lien Lu, Professor, Warner Pacific University
- 三、研討會焦點議程 (一) Joint Sessions 1、Sensors-

Devices Circuit and Applications in Automotive /Drone 2、Heterogeneous Integration (二) Special Sessions 1、High Power Devices 2、Advanced Packaging Technologies 3、Novel Channel Logic and 3D-stacked Transistors 4、Dielectric Stacking and Interface Engineering 5、Compute-in-Memory: From Architecture to Devices 6、Security and Encryption 7、Advanced Process-induced Design Challenges and Solutions (三) Tutorials 1、BEOL Oxide Semiconductor Devices 2、AI Fundamentals and Practices 3、Data Converter Design for Emerging Applications (四) Industrial Sessions 1、Enabling Practices of Silicon Life-cycle Management 2、Cutting-Edge Computing Technologies from Purpose-Built Accelerators, Unified Memory Interfaces, to AI SoC Design Flows (五) Luncheon Session The Revolution of AI in Intelligent System Design (六) 現場發表頂尖論文68篇

四、時間及地點：2023年4月17日至4月20日假新竹國賓大飯店舉辦

五、舉辦方式：採實體與線上方式舉辦 實體研討會：4月17日至4月20日，部分議程開放全球同步直播 線上研討會：4月24日至5月23日，為期一個月線上觀看

六、報名資訊：報名於即日起至2023年3月31日止；早鳥報名、



學生三人以上團體報名另有優惠，詳情請見官網。網址：

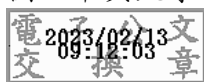
<https://expo.itri.org.tw/2023VLSITSADAT/>

七、本案聯絡人：邱秀雲小姐 TEL：03-5914778 Fax：03-

5820029 E-Mail：HarrietChiu@itri.org.tw

正本：國立中央大學

副本：



裝

訂

線

